PAT-NO: JP358108180A

DOCUMENT-IDENTIFIER: JP 58108180 A

TITLE: RETRACTING METHOD OF PRINTING HEAD

PUBN-DATE: June 28, 1983

INVENTOR-INFORMATION: NAME INAGAKI, HARUHISA WADA, KAZUYUKI

ASSIGNEE-INFORMATION:

NAME COUNTRY FUJITSU LTD N/A

APPL-NO: JP56207881

APPL-DATE: December 22, 1981

INT-CL (IPC): B41J025/30, B41J029/22

US-CL-CURRENT: 400/59, 400/320

ABSTRACT:

PURPOSE: To obtain an inexpensive printer having a simplified structure without the needs for specific retracting mechanism and its control circuit by utilizing the retracting mechanism of a home position each time line feed is performed.

CONSTITUTION: By a counter 40, line feed signal (a) sent from a controller 30 is counted and when a set value is reached, a retraction start signal (e) is sent out to an initiative signal generator 50 and a logic circuit 70. When an initiative signal (f) is sent through OR circuit 60 from the initiative signal

04/14/2004, EAST Version: 1.4.1

generator 50 to the mechanism 20, the printing head is restored to its home position and retracted from a paper by a cam mechanism. When the printing head reaches the home position, a signal (d) is sent to the logic circuit 70, the output of the logic circuit 70 is stopped, and the prohibition of printing is released. At the same time, the output stoppage of the logic circuit 70 is detected by a breaking detector 90, a reset signal (g) is sent out, and the counter 40 is reset. Again, line feeding and printing are continued and the foregoing retracting operation is repeated.

COPYRIGHT: (C)1983,JPO&Japio

19 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報(A)

昭58—108180

(1) Int. Cl.³
B 41 J 25/30
29/22

識別記号

厅内整理番号 7324—2 C 6822—2 C ❸公開 昭和58年(1983)6月28日

発明の数 1 審査請求 未請求

(全 3 頁)

9年マッドの退避方式

②特 願 昭

願 昭56-207881

②出 願 昭56(1981)12月22日

@発 明 者 稲垣晴久

川崎市中原区上小田中1015番地 富士通株式会社内 の発 明 者 和田一幸

川崎市中原区上小田中1015番地 富士通株式会社内

切出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

仰代 理 人 弁理士 松岡宏四郎

剪 粮 春.

1. 発明の名称

印字ヘッドの過剰方式

2. 特許請求の範囲

印字へッドを用紙上に参助させ用紙と一部が接触状態で情報を印字するとともに、印字へッドがホームポッションに参送されると、印字へッドの先端部分と印字媒体との接触を無くするブリンクにおいて、改行の回数をカウントして所定の回数に適した時間配ホームポッションに移送せしめる。 他号を発生する初期化手段を設け所定の改行回数 毎に数印字へッドをホームボッションに復帰させるととによって数印字へッドを数印字媒体から退させることを特徴とする印字へッドの退避方式。

3. 発明の詳細な説明・

<発明の技術分析>

本発明は印字へッドの漫遊方式に係り、作ドンリアルブリンタにおける印字へッドの退避方式に 関するものである。

<技術の背景>

近年、電子計算機やワードプロセッサ等の出力 装置として各種のシリアルプリンタが使用されている。かかるプリンタにおいては印字素子の打出 レストローク量に合わせて印字媒体の位置を特定 するため、印字媒体を一定の圧力でプラテンに押 付ける機構を備えている。

第1回はワイヤドットズリンタの印字へッド部分を示す紙幣間である。固において、1は印字へッド,2はヘッドキャリア、8はキャリアフレーム,4はスクリューシャフト、5はガイドステー。6は回転離、7はパネ。8はカムローラ。9はマスク、10はブラテン、11はインクリボン、12は印字鉄体(用紙)である。印字へッド1はヘッドキャリア2にそしてヘッドキャリア2はキャリア2にそれであった。スクリニーシャフト4に駆動され、ガイドステー5に案内されてカウに移動する。ヘッドキャリア2は回転離のカによりマスク9が印字鉄体12をブラテン10に押付ける仕組となっている。

<養来技術と問題点>

かかるブリンタにおいては、マスクを印字媒体 に押しあてたままプラテンの回転により改行を続 けて行くと印字媒体にたるみが生じ、印字位置に 狂いが出てくるという問題がある。

そとで従来のプリンタでは、各改行毎にマスクを 印字集体から迅速させるように、モータヤプラン ジャマグネット等の特別の機構とその制御手段と を設けている。とのため装置がそれだけ複雑とな り高価となるという問題がある。

く発明の目的≫

本発明の目的は装置を複雑かつ高値とすること のない印字へッドの退避方式を提供することにある。

く発男の構成>

本発明の方式は製改行の回数をカウントして所 定の回数に適した時初期化信号を発生する初期化 手段を設け、所定の改行回数毎に飲印学ペッドを ホームポジションに復帰させるととによって飲印 学ペッドを飲印字集体から透過させることを特徴

の入力にインペータおよびAND回路から成る論 理回路,80はOR回路,90は立下り検出器で ある。ブリンタの機構部20および制御部30は 発来のブリンタにも値えられており、他はすべて 本発明の方式の実施のために特に設けたものであ る。

とするものである。

すなわち、本発明は印字媒体のたるみは改行の 果装によって生じるとの知見に基づき、許容でき る改行函数を定め、その改行函数毎にホームポッ ションの退避機構を利用するととによって問題の 解決を計ったものである。

< 発明の実施例>

第2図はホームボジションにおける印字へッドの透過機構の一例を説明するための図である。ホームボジションにはカム13が固定してあり、第1図の印字へッド部がホームボジションに復帰すると、カムローラ8がカム13によって下方への力を加えられる。したがってヘッドキャア2は回転動6を支点として左方向に回転し、ヘッドキャリアに固定されたマスク11が印字媒体12から遠ざけられる。

第3図は本発明の方式の一実施例を説明するためのプロック図である。第3図において、20は 機構部,30は飼育部,40はカウンタ,50は 初期化信号発生器,60はOR回路,70は一方

るみは解析される。

印字へァドがホームボジションに到達すると、スイッテ(図示せず)が作動し、信号発生器もの。動理図路70に送りののはからに送避難か信号。が入力されており、0R回路80へと透離からのようでに送避難からのというでは、からの出力によっての事と、動をである。 動物のの出力によっての事とと、動をであるのとのの出力によってが表し、からの出力によってが表し、からの出力によってが表し、からの出力によってが表し、からの出力によってが表し、からの出力によっている。とののはない、リセットではないのではない。とのはない、リセットではないのが表し、以上の過速かになっている。

以上の実施例からも明らかなように、本発明の 方式によれば特別の迅速機構とその創製回路を必 要とせず、簡単な創料回路だけを付加するだけで よいので、構造が簡略化された安価なブリンタを 提供するととができる。

4. 図面の簡単な説明

第1回はワイヤドットブリンタの印字へッド部 分を示す概略図、第2回および第3回は本発明の 一実施例を説明するための図である。 餡において、8はカムローラ、13はカム、20 は機構部、80は制御部、40はカウンタ、50 は初期化信号発生器、60 および80はOR回路、 70は論理回路,90は立下り検出器である。



